

惠州学院 2026 年退役大学生士兵普通专升本

综合考查方案

电子信息工程专业

一、考试性质和目的

按照教育部文件要求，退役大学生士兵免文化课考试。根据电子信息工程专业人才培养的要求，组织相关的职业适应性或职业技能的综合考查，依照考查的结果，结合考生的志愿、在校期间的成绩、服役期间表现等，综合评价，全面衡量，择优录取。因此，本综合考查内容应具有必要的区分度，以及较高的信度和效度。

通过综合考查检测考生是否掌握了一定的电子信息工程理论基础；是否具备良好的工程实践能力、专业技能；是否具备一定的职业素养能力；选拔出具有电子信息工程专业学习潜能，毕业后能从事电子产品设计、嵌入式系统开发、通信技术应用、智能设备维护与管理等工作的普通高校电子信息工程合格新生。

二、招生条件

政治素质过硬、劳动情怀深厚、专业理论扎实、实践能力突出，适应国家经济社会发展需要，富有创新精神和社会责任感。**前置专业要求：**考生要求具有电子信息类、计算机类、通信类、集成电路类、机电类、自动化类等相关专业背景，或其他学科门类里面具有电子信息工程专业相关知识背景的专业。

三、综合考查内容

该专业综合考查内容为数字电子技术。

采用笔试形式，闭卷考试，考试时间为 120 分钟；试卷满分 100 分。试卷题型分为选择题、填空题、简答题、综合题。

参考教材

招生专业	科目	复习参考书目
电子信息工程	电子技术基础	《电子技术基础（数字部分）》，康华光，高等教育出版社，2021 年，第七版

四、考查时间

2026 年 4 月 11 日上午 9:00-11:00
(最终考查时间以准考证时间为准)

五、录取原则

根据学校招生计划，按成绩从高到低排序录取。

六、基本内容

数字电子技术基础

(1) 逻辑代数与逻辑门电路

基本逻辑运算：与、或、非、异或、同或

逻辑代数基本定律：交换律、结合律、分配律、德摩根定律

逻辑函数化简：公式法化简、卡诺图化简 (2~4 变量)

TTL 与 CMOS 门电路：电平标准 (0/1 电平范围)、扇出系数、功耗比较

(2) 组合逻辑电路分析与设计

分析方法：写表达式 → 列真值表 → 分析功能

常见组合电路：编码器 (8-3 优先编码器 74LS148)、译码器 (3-8 译码器 74LS138)、数据选择器、加法器 (半加器、全加器)

设计方法：根据功能要求列真值表 → 写逻辑表达式 → 化简 → 画逻辑图

(3) 时序逻辑电路 (触发器、计数器、寄存器)

触发器：RS、D、JK、T 触发器特性表、特性方程、边沿触发与电平触发区别

寄存器与移位寄存器：并行/串行输入输出、典型芯片：74LS194 (四位双向移位寄存器)

计数器：同步计数器 (74160、74161)